

# M1ELNSE

Salle 101, Salle 013

	08:00 - 09:30	09:30 - 11:00	11:00 - 12:30	12:30 - 14:00	14:00 - 15:30	15:30 - 17:00
Dimanche	HASSAINE SAID M1ELNSE Systèmes asservi linéaire Salle 101	VAC 4 M1ELNSE Panier au choix			HASSAINE SAID M1ELNSE TD Systèmes asservi numérique Salle 101	GHELLAB Abdelkader M1ELNSE Traitement avancé du signal Salle 101
Lundi	TP SG2 M1ELNSE TP FPGA et Programmation BELARBI Mustafa, C imprimés TP SG3 M1ELNSE TP Systèmes asservi numérique OGAS Zouhal, S 207 Lab. Asservissement	TIFFOUR Abdelkader M1ELNSE Microprocesseurs Salle 101	TIFFOUR Abdelkader M1ELNSE TD Microprocesseurs Salle 101		GHELLAB Abdelkader M1ELNSE TD Traitement avancé du signal Salle 101	BOUAZZA Abdelkader M1ELNSE Anglais Technique Amphi E
Mardi	TIFFOUR Abdelkader M1ELNSE Microprocesseurs Salle 101	TP SG1 M1ELNSE TP FPGA et Programmation BELARBI Mustafa, C imprimés TP SG2 M1ELNSE TP Microprocesseurs VAC 3 S109 Lab.Logique	TP SG1 M1ELNSE TP Microprocesseurs VAC 3 S109 Lab.Logique TP SG3 M1ELNSE TP FPGA et Programmation BELARBI Mustafa, C imprimés		BELARBI Mustafa M1ELNSE FPGA et Programmation Salle 101	BELARBI Mustafa M1ELNSE TD FPGA et Programmation Salle 101
Mercredi		BENABID Houari M1ELNSE Programmation avancée OO Salle 101	TP SG1, TP SG2 M1ELNSE TP Programmation avancée OO S 209 CCA		TP SG3 M1ELNSE TP Programmation avancée OO B / H S 007 CCC	
Jeudi	VAC 4 M1ELNSE Panier au choix Salle 101	TP SG1 M1ELNSE TP Systèmes asservi numérique OGAS Zouhal, S 207 Lab. Asservissement	TP SG2 M1ELNSE TP Systèmes asservi numérique OGAS Zouhal, S 207 Lab. Asservissement TP SG3 M1ELNSE TP Microprocesseurs VAC 3 S109 Lab.Logique			